

Madame, Monsieur,

Nous avons le plaisir d'être présent cette année à la 16ème édition du salon **rts Embedded Systems** qui se déroulera à Paris Expo, Porte de Versailles du 1er au 3 avril 2008.

Entièrement dédié aux solutions informatiques temps réel et systèmes embarqués, ce salon accueillera cette année plus de 180 spécialistes et 6000 visiteurs.

Une chaîne de conception intégrée des modèles au silicium?

Le développement de produit électronique est un secteur d'activités qui évolue sans cesse. Aujourd'hui les circuits programmables de haute complexité et de faible coût deviennent très facilement accessibles et offrent de nouvelles façons plus efficaces d'envisager la conception. Ces nouvelles méthodes permettent à des produits plus intelligents et de plus faible coût d'être conçus et industrialisés plus rapidement.



Les représentants d'**Esterel Technologies** vous accueillerons sur le stand de notre partenaire **Altium** (Hall 8, stand E 24).
<http://www.altium.com/Community/Events/rtembeddedsystems2008>.



Nous présenterons en particulier une chaîne de conception intégrée du Modèle au Silicium (du code généré par **Esterel SCADE Suite** vers une cible enfouie). Vous saurez comment il est possible d'équilibrer la part matérielle de la part logicielle de votre produit, d'optimiser les performances en "cablant" vos fonctions critiques et de protéger vos innovations en les enfouissant dans un FPGA.

Avec Altium Designer et la NanoBoard, plate-forme matérielle reconfigurable, les frontières entre Logiciel et Matériel disparaissent pour laisser place à l'**Innovation Station** au service de vos conceptions électroniques !

Vous pouvez ainsi créer du matériel "**Prêt-à-Industrialiser**", et bien plus avantageux à maintenir/corriger/faire évoluer en fonction des besoins de votre marché. <http://www.altium.com/AltiumInnovationStation/>
Esterel Technologies et **Altium** innovent en vous apportant une facilité supplémentaire d'implémenter et de valider vos concepts depuis Esterel SCADE Suite vers un circuit programmable FPGA via la NanoBoard d'Altium.



Esterel Technologies interviendra (Eric Bantegnie, PDG d'Esterel Technologies) le

Jeudi 3 avril de 14h00 à 14h45 – Atelier Exposant Altium, sur le thème :

Model based design – Concept to Silicon appliqué à l'embarqué

Une chaîne de conception intégrée matérielle et logicielle du modèle au silicium pour les applications embarquées.

Comptant vivement sur votre visite **Hall 8 - stand E 24**, je vous prie d'agréer, Madame, Monsieur, l'expression de mes cordiales salutations.

Pour tout renseignement complémentaire n'hésitez pas à me contacter.
Cordialement,

Samuel DOMINIQUE

Vice President Sales

Samuel.Dominique@Esterel-Technologies.com